



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

	<b>Master 1 : Automatique et Systèmes (AS)</b>					
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
<b>Saturday</b>	<b>PERSONAL WORK</b>					
<b>Sunday</b>	OPT (1/2 TP)/ LABO INFO 7	---	TS (1/2 TP)/ LABO INFO 7	LUNCH	---	---
<b>Monday</b>	CINT (C)/ S 36	OPT (C)/ S 36	OPT (TD)/ S 36	LUNCH	SLM (C)/ S 36	SLM (TD)/ S 36
<b>Tuesday</b>	ACM (C)/ S 36	ACM (TD)/ S 36	LUNCH	TS (C)/ S 36	TS (TD)/ S 36	ACM (TP)/ LABO INFO 4 ERMC
<b>Wednesday</b>	---	---	SFCT (C)/ S 42	LUNCH	---	---
<b>Thursday</b>	TID (C)/ S 36	TID (TP)/ LABO INFO 7 ( (1H)	LUNCH	SLM (C)/ S 42	SLM (TP)/ LABO INFO 7	ATT (C)/ Cours à distance
SLM : Systèmes Linéaires Multivariables - TS : Traitement du signal - ACM : Association Convertisseurs-Machines - OPT : Optimisation - TID : Techniques d'Identification - SFCT : Sûreté de Fonctionnement - CINT : Capteurs Intelligents - ATT : Anglais Technique et Terminologie						



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

	<b>Master 1 : Commandes Electriques (CE)</b>					
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
<b>Saturday</b>	---	<b>MNAO (C)/</b> S 3_BIBLIO	<b>MNAO (TD)/</b> S 3_BIBLIO	<b>LUNCH</b>	---	<b>MNAO (TP)/</b> LABO INFO 6
<b>Sunday</b>	<b>RTDEE (TP)/</b> LABO ERMC	<b>MEA (TP)/</b> LABO ERMC	<b>MPMC (TP)/</b> LABO RT.FPGA/M	<b>LUNCH</b>	---	---
<b>Monday</b>	<b>RTDEE (C)/</b> S 43	<b>RTDEE (TD)/</b> S 27	<b>LUNCH</b>	<b>PCDEE (C)/</b> S 27	---	---
<b>Tuesday</b>	<b>PERSONAL WORK</b>					
<b>Wednesday</b>	<b>EDPA (C)/</b> S 42	<b>EDPA (TD)/</b> S 42	<b>EDPA (TP)/</b> LABO INFO 4	<b>LUNCH</b>	<b>MPMC (C)/</b> S 43	---
<b>Thursday</b>	<b>MEA (TD)/</b> S 3_BIBLIO	<b>MEA (C)/</b> S 43	<b>ER (C)/</b> S 43	<b>LUNCH</b>	---	<b>ATT (C)/</b> Cours à distance

**RTDEE** : Réseaux de Transport et de Distribution d'Énergie Électrique - **EDPA** : Electronique De Puissance Avancée - **MPMC** :  $\mu$ -Processeurs et  $\mu$ -Contrôleurs - **MEA** : Machines Électriques Approfondies - **MNAO** : Méthodes Numériques Appliquées et Optimisation - **ER** : Énergies Renouvelables - **All** : Automatismes et Informatique Industrielle - **PCDEE** : Production Centralisée et Décentralisée de l'Énergie Électrique - **ATT** : Anglais Technique et Terminologie



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

	<b>Master 1 : Energies Renouvelables en Electrotechnique (ERE)</b>					
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
<b>Saturday</b>	---	<b>MNAO (C)/</b> S 3_BIBLIO	<b>MNAO (TP)/</b> LABO INFO 4	<b>LUNCH</b>	<b>MNAO (TD)/</b> S 3_ BIBLIO	---
<b>Sunday</b>	<b>PERSONAL WORK</b>					
<b>Monday</b>	<b>RTDEE (C)/</b> S 43	<b>MEA (TP)/</b> LABO ERMC	<b>TUR (C)/</b> S 43	<b>LUNCH</b>	<b>RTDEE (TD)/</b> S 36	---
<b>Tuesday</b>	---	---	<b>LUNCH</b>	<b>EDPA (C)/</b> S 3_ BIBLIO	<b>EDPA (TD)/</b> S 3_ BIBLIO	---
<b>Wednesday</b>	<b>EDPA (TP)/</b> LABO INFO 4	<b>MPMC (TP)/</b> LABO RT.FPGA/M	<b>MEA (TD)/</b> S 43	<b>LUNCH</b>	<b>MPMC (C)/</b> S 43	---
<b>Thursday</b>	<b>RTDEE (TP)/</b> LABO ERMC	<b>MEA (C)/</b> S 43	<b>ER (C)/</b> S 43	<b>LUNCH</b>	---	<b>ATT (C)/</b> Cours à distance

**RTDEE** : Réseaux de Transport et de Distribution d'Énergie Électrique - **EDPA** : Électronique De Puissance Avancée - **MPMC** :  $\mu$ -Processeurs et  $\mu$ -Contrôleurs - **MEA** : Machines Électriques Approfondies - **MNAO** : Méthodes Numériques Appliquées et Optimisation - **ER** : Énergies Renouvelables - **TUR** : Les Turbines - **ATT** : Anglais Technique et Terminologie



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

	<b>Master 1 : Réseaux Electriques (RE)</b>					
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
<b>Saturday</b>	---	<b>MNAO(C)/</b> S 3_BIBLIO	<b>LUNCH</b>	<b>MNAO (TD)/</b> S 3_BIBLIO	<b>MNAO (TP)/</b> LABO INFO 4	---
<b>Sunday</b>	<b>PERSONAL WORK</b>					
<b>Monday</b>	<b>RTDEE (C)/</b> S 43	---	<b>RTDEE (TP)/</b> LABO ERMC	<b>LUNCH</b>	---	---
<b>Tuesday</b>	---	---	<b>MEA (TP)/</b> LABO ERMC	<b>LUNCH</b>	<b>RTDEE (TD)/</b> S 27	---
<b>Wednesday</b>	<b>MPMC (TP)/</b> LABO RT.FPGA/M	<b>EDPA (TP)/</b> LABO INFO 4	<b>LUNCH</b>	<b>EDPA (C)/</b> S 41	<b>EDPA (TD)/</b> S 41	<b>MPMC (C)/</b> S 42
<b>Thursday</b>	<b>OMSRE (C)/</b> LABO INFO 4	<b>MEA (C)/</b> S 43	<b>ER (C)/</b> S 43	<b>LUNCH</b>	<b>MEA (TD)/</b> S 36	<b>ATT (C)/</b> Cours à distance
<p><b>RTDEE</b> : Réseaux de Transport et de Distribution d'Énergie Electrique - <b>EDPA</b> : Electronique De Puissance Avancée - <b>MPMC</b> : <math>\mu</math>-Processeurs et <math>\mu</math>-Contrôleurs - <b>MEA</b> : Machines Electriques Approfondies - <b>MNAO</b> : Méthodes Numériques Appliquées et Optimisation - <b>ER</b> : Energies Renouvelables - <b>OMSRE</b> : Outils de Modélisation et Simulation des Réseaux Electriques - <b>ATT</b> : Anglais Technique et Terminologie</p>						



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

Master 1 : Instrumentation (INS)						
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
Saturday	---	CII (C)/ S 27	CII (TD)/ S 27	LUNCH	PYT/JAV (C)/ S 27	PYT/JAV (TP)/ LABO INFO 4
Sunday	PERSONAL WORK					
Monday	---	---	---	---	---	---
Tuesday	EINST (C)/ S 27	EINST (C)/ S 27	EINST (TP)/ LABO RT-FPGA	LUNCH	MI (C)/ S 21	MI (TD)/ S 21
Wednesday	TAS1 (C)/ S 27	TAS1 (TD)/ S 27	LUNCH	EINST (TD)/ S 27	MI (1/2 TP)/ LABO ENA TAS1 (1/2TP)/ LABO INFO 4	---
Thursday	OPTO (C)/ S 27	CII (TP)/ LABO AAI	SEA (C)/ S 27	LUNCH	---	ATT (C)/ Cours à distance

EINST : Electronique d'Instrumentation - CII : Capteurs en Instrumentation Industrielle - TAS1 : Traitement Avancé du Signal 1 - MI : Métrologie Industrielle - PYT/JAV : Python/Java -  
SEA : Systèmes Energétiques Autonomes - OPTO : Optoélectronique - AT : Anglais Technique et Terminologie



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

Master 1 : Electronique des Systèmes Embarqués (ESE)						
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
Saturday	---	ENA (C)/ S 37	ENA (TD)/ S 37	LUNCH	SAN (C)/ S 2_BIBLIO	SAN (TD)/ S 2_BIBLIO
Sunday	<b>PERSONAL WORK</b>					
Monday	SAN (1/2 TP)/BENTOUATI/ LABO INFO 7	---	DOM (C)/KARA/ S 27	LUNCH	---	---
Tuesday	---	TAS (C)/ Amphi B	LUNCH	TAS (TD)/ S 27	TAS (1/2 TP)/ LABO INFO 4	---
Wednesday	RID (C)/ S 21	PC++E (TP)/ LABO INFO 7 (1H)	PC++E (C)/ S 27	LUNCH	ENA (TP)/ LABO INFO 6	---
Thursday	SMC (C)/ S 21	SMC (C)/ S 21	LUNCH	SMC (TD)/ S 21	SMC (TP)/ LABO RT.FPGA	ATT (C)/ Cours à distance

**SMC** : Systèmes à Microcontrôleurs - **ENA** : Electronique Numérique Avancée : FPGA et VHDL - **TAS** : Traitement Avancé du Signal - **SAN** : Systèmes Asservis Numériques -  
**PC++E** : Programmation C++ Embarquée - **RID** : Radio et Identification - **DOM** : Domotique - **ATT** : Anglais Technique et Terminologie





**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

Master 1 : Systèmes des Télécommunications (ST-G:1)						
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
Saturday	---	SAPS (C)/ S 43	SAPS (TD)/ S 43	LUNCH	NP (C)/ S 43	---
Sunday	CEM (C)/ S 43	CPFPGA (C)/ S 41	---	LUNCH	CPFPGA (TD)/ S 43	---
Monday	---	POOP (C)/ S 43	CPFPGA (TP)/ LABO INFO 4	LUNCH	---	POOP (TP)/ LABO INFO 6
Tuesday	SAPS (TP)/ LABO INFO 4	CNA (TP)/ LABO INFO 4	RCOM (C)/ S 43	LUNCH	RCOM (TD)/ S BIBLIO 2	---
Wednesday	CNA (C)/ S 43	CNA (C)/ S 43	LUNCH	CNA (TD)/ S 43	---	ATT (C)/ Cours à distance
Thursday	<b>PERSONAL WORK</b>					

**CNA** : Communications Numériques Avancées - **SAPS** : Signaux Aléatoires et Processus Stochastiques - **RCOM** : Radiocommunication - **CPFPGA** : Circuits Programmables FPGA -  
**POOP** : Programmation Orientée Objets en Python - **CEM** : Compatibilité Electromagnétique - **NP** : Normes et Protocoles - **ATT** : Anglais Technique et Terminologie



**YAHIA FARES UNIVERSITY OF MEDEA**  
**FACULTY OF TECHNOLOGY**  
**DEPARTMENT OF ELECTRICAL ENGINEERING**  
**UNIVERSITY YEAR : 2024-2025**



**1<sup>st</sup> SEMESTER SCHEDULE**

Master 1 : Systèmes des Télécommunications (ST-G:2)						
	08:00 AM - 09:30 AM	09:35 AM - 11:05 AM	11:10 AM - 12:40 PM	12:45 PM - 02:15 PM	02:20 PM - 03:50 PM	03:55 PM - 05:25 PM
Saturday	---	SAPS (C)/ S 43	LUNCH	SAPS (TD)/ S 43	NP (C)/ S 43	---
Sunday	CEM (C)/ S 43	CPFPGA (C)/ S 43	LUNCH	CPFPGA (TD)/ S 43	---	---
Monday	---	POOP (C)/ S 43	POOP (TP)/ LABO INFO 7	LUNCH	CPFPGA (TP)/ LABO INFO 4	---
Tuesday	CNA (TP)/ LABO INFO 7	SAPS (TP)/ LABO INFO 7	RCOM (C)/ S 43	LUNCH	---	RCOM (TD)/ S 43
Wednesday	CNA (C)/ S 43	CNA(C)/ S 43	CNA (TD)/ S 37	LUNCH	---	ATT (C)/ Cours à distance
Thursday	<b>PERSONAL WORK</b>					
<p><b>CNA</b> : Communications Numériques Avancées - <b>SAPS</b> : Signaux Aléatoires et Processus Stochastiques - <b>RCOM</b> : Radiocommunication - <b>CPFPGA</b> : Circuits Programmables FPGA -  <b>POOP</b> : Programmation Orientée Objets en Python - <b>CEM</b> : Compatibilité Electromagnétique - <b>NP</b> : Normes et Protocoles - <b>ATT</b> : Anglais Technique et Terminologie</p>						